

Eldorado do Sul, junho de 2014

A DATACOM comunica o lançamento da versão 13.6 de *firmware* para a linha de produtos DM4000 e DM4100. Alterações em relação à versão de *firmware* 13.4:

## **Novas funcionalidades e Melhorias**

- Suporte a placas de interface DM4000 E-Series: ETH24GX, ETH4x10GX, 24GX+2x10G.
- Suporte a placas de interface DM4000 STM1 H-Series: ETH16GX+4STM1 e ETH16GX+2x10GX+4STM1.
- Suporte a 128 Port Channels para equipamentos da linha DM4000.
- Método *enhanced* para o balanceamento de tráfego em Port Channel, considerando *labels* MPLS.
- Suporte a Port Channel LACP em interfaces de acesso de circuitos L2VPN VPWS.
- Suporte a DHCP Server IPv6 no modo *stateless*.
- Suporte a DHCP Relay IPv6.
- Suporte a DHCP Client IPv6.
- Suporte a Link-State-Tracking para equipamentos da linha DM4000.
- Nova funcionalidade Packet Sniffer, permitindo exibição *online* ou *offline* de pacotes capturados.
- Nova funcionalidade IP local Proxy-ARP.
- Auditoria automática da tabela de *hosts*, evitando entradas inconsistentes.
- Novos *logs* de sistema para DHCP Snooping e DAI.
- Monitoramento do estado de bloqueio das interfaces via SNMP.
- Novo comando "logging debug erps" para permitir *logging* do ERPS.
- Possibilidade de descriptografar *logs* antigos presentes na memória permanente do equipamento.
- Armazenamento de *logs* de falhas internas em memória não volátil.
- Nova mensagem de *warning* para situações de alto consumo de recursos em processos internos.
- Inclusão dos endereços MAC utilizados pelos protocolos CESoP e PTP no "show system" .
- Novas opções "all" e "range" para os comandos de show de contadores e status das interfaces Bundle, E1C, G704 e PTP.

## **Correções**

- SFPs de determinados fabricantes não funcionam adequadamente na linha DM4000.
- Não é possível utilizar mais de 2 instâncias de DHCP Relay.
- Eventual falha em processo interno após queda e retorno de sessões LDP em aplicações MPLS.
- Informação incorreta do número de série dos equipamentos DM4100, enviada via SNMP.
- Eventual queda de processo interno após tentativa de *snmpset*.
- Falha esporádica em processo interno causando perda da gerência e tráfego ao enviar quadro GVRP.
- Eventual erro na descompactação de arquivo interno pode impedir a correta reinicialização do equipamento.

- Desencapsulamento de pacote MPLS remove C-VLAN, caso porta de acesso esteja configurada no modo untagged e VC-type de VPN MPLS esteja no modo VLAN.
- Portas TCP/UDP para gerenciamento dos equipamentos via funcionalidade Remote-Devices são modificadas após upgrade de firmware.
- Instabilidades na funcionalidade Remote-Devices e possível *overload* de CPU em cenário com grande quantidade de EDDs.
- Ao habilitar teste LDL nas interfaces G704, demais interfaces recebem a mesma configuração.
- Ao alterar *ip-next-hop* de um bundle, mensagem de mudança de *status* não é gerada.
- Contadores das interfaces PWE3 e PTP não são exibidos no comando “show tech-support pwe3”.
- Bloqueio da inserção indevida de interface PWE3 em VLAN, caso Bundle esteja desabilitado.
- Exclusão de mensagens irrelevantes na inicialização das placas PWE3.
- Endereço MAC de destino de um determinado Bundle não é zerado ao habilitá-lo ou desabilitá-lo.
- Correção da saída do comando “show interfaces status bundle all” na operação de DM4004.
- Alterações de estado das hierarquias de sincronismo não são logadas na memória RAM.
- Bloqueio da configuração de endereços IP, na faixa 127.X.X.X, nas interfaces PTP.
- Informações incorretas de contadores da interface PTP no comando “show interfaces table utilization”.
- Mudança entre configurações armazenadas na memória flash pode ocasionar parada no tráfego PTP.
- Interface interna pode apresentar problemas após a reinicialização do equipamento, impedindo passagem do tráfego PTP.
- Eventual erro de comunicação interna ao executar comando “clear mac-address-table”, quando há muitas entradas na tabela MAC.
- Envio indevido de *trap* “bpdu-protect-block-time-expired” durante a reinicialização de unidades em stacking.
- Eventual perda da gerência *inband* após aplicar configuração de *change-master* em *stacking*, caso possua unidades de diferentes modelos.
- Mismatch inválido ao configurar SNTP via DmView.
- Mismatch inválido ao configurar SNMP via DmView.
- Eventual travamento de CLI quando sFlow recebe pacotes broadcast ou multicast.
- Eventual falha na reinicialização de placa PWE3 após switchover da MPU.
- Eventual travamento de unidades do stacking, impedindo que as mesmas sejam anexadas pelo mestre.
- Finalização errônea de firmware durante o processo de reinicialização do equipamento.
- Consumo progressivo de memória devido à aplicação do comando “show coredump all”.

# Release Notes DmSwitch 13.6

- Mensagens de *log* podem ficar inacessíveis caso haja alta taxa de geração de mensagens, simultâneas a operações de *reboot* ou *switchover* do equipamento.
- Eventual travamento de unidades em stacking de 4004, após reinicialização do equipamento.
- Exibição incorreta das configurações de storm-control pelos comandos "show this" e "show running-config".
- Aplicação de configuração da memória *flash* para a *running* pode causar a perda de domínios ERPS.
- Possível perda de tráfego caso ocorra falha dupla de *links* em cenários envolvendo EAPS e outros protocolos que atuem em bloqueio de portas.
- Protocolos xSTP não são notificados por queda/restabelecimento de OAM.
- Funcionalidade "queue sched-mode wfq min-bw" em Port Channel só exibe opção de configuração "sp" .
- Port Channel não funciona com o DHCP Snooping.
- Sessões OSPFv3 com autenticação podem não funcionar adequadamente quando há grande quantidade de rotas sendo anunciadas.
- Configuração de endereço unicast com prefixo de link-local (FE80::/10) é aceita indevidamente .
- Tráfego IPv6 roteado é interrompido a cada ciclo de *aging* L3.
- Opção "distance" do protocolo RIPng não altera a distância administrativa adequadamente.
- Mensagem incorreta é exibida quando algum parâmetro de NSF é configurado no OSPFv3, logo após a primeira tentativa.
- Eventual falha em processo interno ao executar "show ipv6 bgp".
- Inconsistência na atualização de endereços MAC e remoção de IPs virtuais, após várias transições de estado do VRRP.
- Falha na atualização de LSP, em cenário LDPoRSVP, quando ocorre falha dupla de *links*.
- Placas ETH 48GT, ETH 48GX, e ETH 24GX+2x10GX H-Series apresentam problemas na configuração de CFM com Local Tunnel.
- Falha na criação de circuito L2VPN com "access-interface ptp/pwe3", quando equipamento possui uplink MPLS na porta 1/1.
- Após provisionamento via DmView ou em aplicação de configuração, tráfego de circuito VPLS fica indisponível se a interface física de acesso e *uplink* estão em placas de interface distintas.
- Erro fatal em processo interno de control plane ao alterar atributos RSVP na interface VLAN.

# Release Notes DmSwitch 13.6

## Compatibilidade e Restrições

- Esta versão de *firmware* suporta equipamentos das linhas DM4000 e DM4100. A matriz de compatibilidade entre MPU e placas de unidades para DM4000 em chassis está disponível no Anexo 1.
- A versão mínima de Dmview recomendada para uso da funcionalidade CESoP é a 8.2.
- Nesta versão, as placas E-Series e STM1 H Series não suportarão a operação em stacking DM4001.
- Configurações de garantia de banda mínima (*min-bw*) e *strict priority* (*sp*) em filas de saída distintas, de mesma porta física do equipamento, podem causar funcionamento inadequado do WFQ neste *firmware*. Correção prevista para a versão de *firmware* 13.6.2.
- Após upgrade de *firmware* para versões 13.x, a aplicação da configuração de WFQ pode não funcionar adequadamente em DM4100, caso o WRR esteja configurado em outras portas do equipamento. Correção prevista para a versão de *firmware* 13.6.2.

Contate o Suporte DATACOM enviando um e-mail para [suporte@datacom.ind.br](mailto:suporte@datacom.ind.br) ou pelo telefone +55 51 3933 3122 e obtenha informações adicionais sobre funcionalidades suportadas, procedimentos de atualização e compatibilidade entre versões de *firmware*, módulos e acessórios.

DATACOM

# Release Notes DmSwitch 13.6

## Anexo 1: Matriz de Compatibilidade para DM4000 em Chassis

A seguinte tabela mostra a compatibilidade entre MPU e placas de unidade para DM4000 em chassis, na versão 13.6:

	<b>MPU384</b>	<b>MPU512</b>
ETH24GX H Series	✓	✓
ETH24GX E Series	✓	✓
ETH24GX L Series <sup>(*)</sup>	--	--
ETH24GT H Series	✓	✓
ETH48GX H Series	✓	✓
ETH48GT H Series	✓	✓
ETH24GX+2x10GX H Series	✓	✓
ETH24GX+2x10GX E Series	✓	✓
ETH2x10GX H Series	✓	✓
ETH4x10GX H Series	✓	✓
ETH4x10GX E Series	✓	✓
PWE3 ETH20GX+32E1 H Series	✓	✓
PWE3 ETH20GX+2x10GX+32E1 H Series	✓	✓
PWE3 ETH16GX+4STM1 H Series	✓	✓
PWE3 ETH16GX+2x10GX+4STM1 H Series	✓	✓

(\*) - Equipamento L Series é compatível apenas em operação standalone através do uso de chassis DM4001 ou DM4001 L.