

Porto Alegre, abril de 2013

Prezado Cliente,

A DATACOM comunica o lançamento da versão 12.4 de *firmware* para a linha de produtos DmSwitch.

## Novas Funcionalidades e Melhorias

- Suporte a *stacking* de equipamentos DM4001S.
- Suporte a *stacking* de equipamentos DM4100 48GT e 24GT/GX.
- Liberação de uso de *transceivers* SFP/XFP não homologados.
- Interoperabilidade entre protocolos EAPS e RRPP 3COM.
- Suporte à IEEE 802.1x com múltiplos suplicantes por porta.
- Implementado modos *violation restrict* e *shutdown* de Port Security.
- Suporte a tunelamento de LLDP no L2PT.
- Suporte à RFC 3107 – *Carrying Label Information in BGP-4* – para sessões eBGP na família DM4000.
- Suporte a *peer-groups* do protocolo BGP
- Suporte a múltiplas entradas na configuração de *(ext-)communities* BGP.
- Correções e melhorias de desempenho no protocolo BGP, principalmente para uso em aplicações de borda Internet.
- Melhorias na recuperação automática do *control plane* após ocorrências de reinicializações de processos.
- Modificação da estrutura de alocação de memória e de isolamento de processos no sistema operacional, ampliando a segurança contra falhas de software que causariam reinicialização do sistema em DM4100.

## Correções

- 24051 – Ajuste no balanceamento de tráfego em port-channel baseado na camada de transporte (OSI-Layer4).
- 45575 – Correção de mensagem de erro ao verificar tabela de *mac-address*.
- 45833 – Alteração de VLAN de circuito VPLS através de gerência DmView gera inconsistências na configuração.
- 47413 – *Leak* de memória utilizando a configuração *mac-address-table aging-time mode vlan*.
- 48445 – Eventual uso de 100% de CPU pelo CLI após *timeout* da conexão SSH.
- 50828 – Ajuste do comando *network* do BGP para anúncio de prefixos com *exactly match*.
- 51107 – Uso da configuração *cpu-dos-protect block I3-slowpath* interfere no funcionamento do protocolo IGMP.
- 51894 – Inclusão do Status D na legenda do comando “*show cpu usage*” e “*show cpu memory detail*”.
- 51912 – Falha de VRRP quando “*cpu-dos-protect block reserved-multicast*” está habilitado.
- 52655 – Falha na criação de hosts e rotas caso *ocorra atraso de detecção* ou estado de bloqueio de *hardware* em *chassi*.
- 53221 – Bloqueio de tráfego para CPU quando Port-Security está habilitado.
- 53335 – Potencial risco de falha em VPN MPLS ao habilitar LDP graceful restart caso ocorram eventos de links.
- 53455 – Pacotes específicos sendo

encaminhados para a CPU ocasionando alto consumo.

- 53662 – Falhas esporádicas em portas combo de modelos DM4100.
- 54574 – Eventual bloqueio do *data plane* entre MPUs e placas de interface.
- 54832 – Problemas com comando *show interface table queue* em *chassi*.
- 54920 – Eventual falha do protocolo LDP após Switchover de MPU.
- 55338 – ARP *request* não é enviado para VLANs com mais de uma porta untagged.
- 56649 – *Switch VRRP master* gera ARP *request* com MAC incorreto.
- 57024 – Eventual *crash* do processo SSH durante autenticação de *login* com DM4001.
- 57717 – Potencial problema em LSP MPLS caso ocorram eventos de links durante período de GR LDP.
- 58259 – Erros de configuração após *reboot* de equipamento com configuração *router ospf vrf*.
- 58402 – Autenticação MD5 do OSPF falha após reinicialização de processo.
- 58885 – Bloqueio de tráfego IPv6 quando Port-Security esta habilitado.
- 59578 – Problema de roteamento após uso do comando *clear mac-address-table vlan*.
- 59615 – Falha no roteamento após atualização de endereço MAC de next-hop via GARP.
- 59682 – Configuração de caracteres adicionais na chave de TACACS.
- 60663 – Computadores só conseguem alcançar outras redes após um *ping* para o *gateway*.

### Modelos e Placas Suportados

- Os modelos DM4100 suportados estão listados abaixo:

- ✓ ETH24GX+4GX
- ✓ ETH24GX+2XX
- ✓ ETH24GX+S
- ✓ ETH24GX+2XX+S
- ✓ ETH24GX+4XX
- ✓ ETH20GT+4GC
- ✓ ETH20GT+4GC+2XX
- ✓ ETH20GT+4GC+S
- ✓ ETH20GT+4GC+2XX+S
- ✓ ETH20GT+4GC+4XX
- ✓ ETH20GP+4GC
- ✓ ETH20GP+4GC+2XX
- ✓ ETH20GP+4GC+S
- ✓ ETH20GP+4GC+2XX+S
- ✓ ETH20GP+4GC+4XX
- ✓ ETH44GP+4GC
- ✓ ETH44GP+4GC+2XX
- ✓ ETH44GP+4GC+S
- ✓ ETH44GP+4GC+2XX+S
- ✓ ETH44GP+4GC+4XX

- As placas DM4000 suportadas estão listadas abaixo:

- ✓ MPU384
- ✓ MPU512
- ✓ ETH24GX L Series (\*)
- ✓ ETH24GX H Series
- ✓ ETH48GX H Series
- ✓ ETH24GX+2x10GX H Series
- ✓ ETH4x10GX H Series

(\*) - O equipamento L Series é compatível apenas em operação *standalone* através do uso de chassis DM4001.

# Release Notes DmSwitch 12.4

## **Procedimento de Atualização**

- Na atualização de versões anteriores à 9.2 pode ser necessária a reconfiguração manual de parâmetros de protocolos L3, tais como OSPF e BGP.
- Downgrade de FW para versão anterior à 12.2 está bloqueado por *default* para DM4100. O Suporte Técnico da Datacom deverá ser consultado em caso de necessidade de *downgrade* de FW.
- Após a correção mencionada no item 50828, o anúncio de prefixos será realizado com “*match exato*”, caso comando network do BGP seja utilizado. A partir desta versão, recomenda-se o uso do comando “*redistribute <protocol> + route-map/prefix-list*”, para maior controle da divulgação de *range* prefixos, combinado ao uso com comando network, para divulgação de prefixos com match exato.

## **Limitações Conhecidas nesta versão**

- Stacking de equipamentos DM4001S está limitado a 5 elementos empilhados.
- Capacidade de neighbors BGP-4 com Full-Routing IPv4 está limitada a 2 sessões.
- BGP-RFC3107 liberado para ser ativado em LSRs.
- Quando eBGP RFC3107 estiver em uso não é suportado GR BGP.

Esta nova versão estará disponível a partir de abril de 2013.

Contate o Suporte DATACOM enviando um email para [suporte@datacom.ind.br](mailto:suporte@datacom.ind.br) ou pelo telefone +55 51 3933 3122 e obtenha informações adicionais sobre funcionalidades suportadas, procedimentos de atualização e compatibilidade entre versões de firmware, módulos e acessórios.

Atenciosamente,

DATACOM