

Porto Alegre, fevereiro de 2014

Prezado cliente,

A DATACOM comunica o lançamento da versão 11.10.8 de *firmware* para a linha de produtos DM4000.

Correções

- 70260 - Problema na inicialização da placa PWE3 ETH10x1GX+4STM1 pode afetar o tráfego CESoP, causando descartes por erro no tamanho do pacote.

Compatibilidade e Restrições

- Esta versão de *firmware* suporta equipamentos da linha DM4000. A matriz de compatibilidade entre MPUs e placas de unidades para DM4000 em chassis está disponível no anexo 1. Todos os modelos DM4000 suportados estão listados neste anexo.
- Para operar com a funcionalidade CESoP, a versão mínima de DmView exigida é a 7.5.
- Quando uma VLAN de serviço for usada para tráfego CESoP/SAToP através de QinQ, colocá-la em *shutdown* pode fazer com que os *bundles* não sincronizem novamente até que a *unit* seja reiniciada. Versões futuras de *firmware* incluirão coerência para impedir que essa operação seja executada.
- Para aplicações MPLS, consulte o suporte técnico DATACOM previamente.

Contate o Suporte DATACOM enviando um email para suporte@datacom.ind.br ou pelo telefone +55 51 3933 3122 e obtenha informações adicionais sobre funcionalidades suportadas, procedimentos de atualização e compatibilidade entre versões de *firmware*, módulos e acessórios.

DATACOM

Anexo 1: Matriz de Compatibilidade para DM4000 em Chassis

A seguinte tabela mostra a compatibilidade entre *MPUs* e placas de unidade para DM4000 em chassis na versão 11.10.8:

	<i>MPU192</i>	<i>MPU384^(*)</i>	<i>MPU512^(*)</i>
ETH12GX	✓	✓	✓
ETH24GX	✓	✓	✓
ETH12GX+1x10GX	✓	✓	✓
ETH2x10GX	✓	✓	✓
ETH24GX H Series		✓	✓
ETH24GX L Series ^(**)		--	--
ETH48GX H Series		✓	✓
ETH24GX+2x10GX H Series		✓	✓
ETH4x10GX H Series		✓	✓
PWE3 ETH10x1GX+32E1	✓	✓	✓
PWE3 ETH10x1GX+4STM1	✓	✓	✓

(*) - A combinação entre placas H Series com os demais tipos de placas no mesmo chassis só é permitida através do '*legacy-mode mixed-boards*', o qual só é permitido para aplicações puramente L2.

(**) - Equipamento *L Series* é compatível apenas em operação *standalone* através do uso de chassis DM4001 ou DM4001 L.