

Porto Alegre, janeiro de 2014.

Prezado cliente,

A DATACOM comunica o lançamento da versão 11.10.6 de *firmware* para a linha de produtos DM3000 e DM4000.

## Correções

- 69773 - Erro ao criar *vlan-translate* em interface PW quando essa interface possui *id* igual ao *id* de uma interface ethernet membro de PCH.
- 69753 - Versão 11.10.4 trava após o *downgrade* de *firmware*, nos casos em que o *hardware* não possui restrições.
- 69491 - Alto consumo de CPU ao receber um pacote EAPS malformatado.
- 69017 - Placas Triumph podem travar na inicialização por uma entrada indevida no *prompt* do *bootloader*.
- 68653, 57939 - Esporadicamente, equipamento acusa tamanho incorreto em pacotes CESoP.
- 68204, 65236, 32820, 26353 - Correções de situações que podem causar o travamento de placas PWE3 Easy Rider.
- 67347 - Cópia de *firmware* em *stacking* pode acusar "*firmware copy timeout*".
- 66946 - *Downgrade* de *firmware* para versões superiores a 11.10 pode causar uma eventual reinicialização de um processo interno.
- 59798 - Processo *telnetd* eleva processamento da CPU após *login* de usuário com alguns clientes específicos.
- 57711 - *Actions* não suportadas podem ser exibidas na ajuda do CLI para configuração de filtro *pre-ingress match source/destination-ip*.
- 50647 - Comando *show running-config* exhibe incorretamente o mapeamento de DSCP para 802.1p.

## Compatibilidade e Restrições

- Esta versão de *firmware* suporta equipamentos das linhas DM3000 e DM4000.
- Para operar com a funcionalidade CESoP, a versão mínima de DmView exigida é a 7.5.
- Para aplicações MPLS, consulte o suporte técnico DATACOM previamente.
- A matriz de compatibilidade entre MPUs e placas de unidades para DM4000 em chassis está disponível no anexo 1. Todos os modelos DM4000 suportados estão listados neste anexo.

## Procedimento de Atualização

- *Downgrade* de *firmware* para versões anteriores à 11.10.6 e *upgrade* de *firmware* para versões anteriores à 13.4 serão bloqueados para MPU ou placas que possuam o novo modelo de memória DDR(\*), conforme códigos de produto apresentados abaixo:
  - 800.0442.07: MPU384
  - 800.0568.06: MPU512
  - 800.0837.04: ETH24GX L Series
  - 800.0614.05: ETH24GX H Series
  - 800.0472.07: ETH48GX H Series
  - 800.0471.09: ETH24GX+2x10GX H Series
  - 800.0492.05: ETH4x10GX H Series

(\*) A existência de um novo modelo de memória DDR deve-se à descontinuidade do componente pelo fornecedor. O novo modelo de memória possui as mesmas características funcionais da memória anterior.

Contate o Suporte DATACOM enviando um email para [suporte@datacom.ind.br](mailto:suporte@datacom.ind.br) ou pelo telefone +55 51 3933 3122 e obtenha informações adicionais sobre funcionalidades suportadas, procedimentos de atualização e compatibilidade entre versões de *firmware*, módulos e acessórios.

**Anexo 1: Matriz de Compatibilidade para DM4000 em Chassis**

A seguinte tabela mostra a compatibilidade entre *MPUs* e placas de unidade para DM4000 em chassis na versão 11.10.6:

	<i>MPU192</i>	<i>MPU384</i> (*)	<i>MPU512</i> (*)
ETH12GX	✓	✓	✓
ETH24GX	✓	✓	✓
ETH2x10GX	✓	✓	✓
ETH12GX+1x10GX	✓	✓	✓
ETH10x1GX+32E1	✓	✓	✓
ETH10x1GX+4STM1	✓	✓	✓
ETH4x10GX H Series	--	✓	✓
ETH24GX+2x10GX H Series	--	✓	✓
ETH48GX H Series	--	✓	✓
ETH24GX H Series	--	✓	✓
ETH24GX L Series(**)	--	--	--

(\*) - A combinação entre placas *H Series* com os demais tipos de placas no mesmo chassis só é permitida através do *legacy-mode mixed-boards*, o qual só é permitido para aplicações puramente L2.

(\*\*) - Equipamento *L Series* é compatível apenas em operação *standalone* através do uso de chassis DM4001.