

Prezado Cliente,

A DATACOM comunica o lançamento da versão 11.10 de *firmware* para a linha de produtos DM3000 e DM4000.

Novas Funcionalidades e Melhorias

Gerais:

- Melhoria de estabilidade interna e do *stacking* dos equipamentos.
- Melhora no consumo de memória do processo SNMPd durante *walk*.
- Adicionados *logs* para depuração de eventuais falhas de *stacking*.
- Melhoria de performance ao configurar protocolo BGP.
- Permitido configurar número de *logs* de MAC move gerados a cada 10 segundos.
- Removido o bloqueio de *transceivers* não homologados.

DM4000:

- Adicionado suporte a placa DM4000 ETH10x1GX+4STM1.
- Suporte a QinQ para o tráfego CESoP.
- Adicionada funcionalidade de múltiplas hierarquias de relógio em placas PWE3 (ETH10x1GX+4STM1 e ETH10x1GX+32E1).
- Adicionado o suporte ao modo *boundary* de funcionamento para o protocolo IEEE-1588V2 (PTP).
- Sincronizar *time of day* entre MPU e placas de interface.
- Adicionados *logs* para troca de *status* de interfaces PTP.
- Bundle *status* passa apresentar "--" no campo *TDM local* quando existe teste de LDL habilitado na respectiva interface G704.
- Adicionadas configurações globais de *Idle Byte* e por interface Bundle de substituição de pacotes perdidos.
- Adicionadas coerências que impedem o usuário de configurar dois Bundles no mesmo equipamento com mesmo Bundle e IP de destino.
- Adicionada mensagem de *warning* durante o *reboot* de MPU384 com versão de HW específica.
- Melhoria na estabilidade da comunicação entre MPUs redundantes.
- Adicionados comandos **debug multicast** e

show ip multicast-routing * ao equipamentos somente L2.

- Disponibilizado comando **rate-limit output** em DM4001 para placas não H Series.
- Adicionada a possibilidade de configurar *actions* em estágios de *egress* e *pre-ingress* nas placas ETH24GX+2x10GX e ETH48GX.
- Melhorado o acesso à memória DDR das MPU 384 e 512.
- Melhora no tempo para aplicar configurações contendo número acentuado de VLANs e *port-channels*.

DM3000:

- Adicionado aviso de memória baixa ao fazer *update* de *firmware*. Otimizada utilização de memória para acessos via CLI do equipamento.
- CLI sendo bloqueado durante a aplicação dos comandos **stacking keys** e **no stacking keys** para evitar erros de system busy
- Alteração nos limites para *logs* de consumo de memória.
- Comando **show hardware-status transceivers presence** alterado para melhor representar status em modelos antigos.

Correções

System:

- 24026 - Placas da linha H Series podem ficar *blocked* depois de *switchover*.
- 36098 - Filtro com *match source-mac host* e *match destination-port* reportando erro em placas não H Series.
- 43021 - *Reboot* da MPU *standby* causando perda de gerência.
- 45159 - *Port-channel* não salva configuração de *load balance*.
- 50172 - Em chassis, placa que não suporta HQoS impede configuração em outra que tenha suporte.
- 51206 - Remoção da possibilidade de configurar *filter* com meter TrTCM de placas não H Series.

- 51757 - Quantidade de *Traps* enviadas com informação de *broadcast/multicast storm* está acima do esperado.
- 52171 - Filtro do CFM conflita com a proteção *cpu protocol priority*.
- 52173 - Comando **cpu-dos-protect rate-limit global** pode não ser aplicado corretamente.
- 52181 - Comando **cpu protocol priority** não apresenta as opções corretas quando operando em chassis.
- 52738 - *Backtrace* ao aplicar *flash-config* para *running-config*.
- 53454 - Pacotes sobem para CPU indevidamente provocam alto consumo de CPU.
- 54816 - Equipamento não envia pacotes GVRP pelo link e retorna erro.
- 55244 - Inserção de placa DM4000 ETH10x1GX+32E1 em Chassis pode afetar interfaces de outras placas.
- 55483 - Erros durante inicialização do equipamento causam unidade bloqueada.
- 56074 - *Logs* iniciais não são salvos na RAM quando a MPU-B está ativa.
- 57576 - Após *update* de *firmware* podem ser observados erros de *feature unavailable* e com isso erros no acesso a informações de portas do equipamento.
- 57833 - MPU384 com placas bloqueadas após *reboot*.
- 58607 - Comando **show cable-diagnostics** gera *backtrace* no CLI.
- 60101 - Possibilidade de informação inconsistente em **show memory internal | external** para placas não H Series.
- 60643 - Eventual perda de gerência em MPU384 quando placa PWE3 ETH10x1GX+32e1 está presente na unidade 2.
- 61393 - Identificação indevida de *Fan Fail* em 4001.

L2:

- 58383, 59022 - ERPS: Erro causa bloqueio definitivo das portas do *Transit*.
- 58881 - Possibilidade de erro de configuração ao habilitar LACP.
- 58792 - ERPS: Campo TLV Offset com valor zerado indevidamente.
- 59946 - Tempo elevado na convergência do ERPS.

L3:

- 41266 - Erro de PIM para VLAN inexistente no

equipamento após *switchover*.

- 44351 - Instabilidade em cópia de configuração pode ocasionar rotas L3 estáticas inconsistentes.
- 52467 - IGMP não funciona em equipamentos somente L2.
- 52530 - Quando é executado um *shutdown* na VLAN o endereço do *gateway* de sua rota estática é substituído pelo endereço do *default-gateway* e divulgado pelo protocolo OSPF.
- 52772 - Remover comando **show ip hardware** * e **show ip pim** * quando o equipamento não possui funcionalidade L3 habilitada.
- 53541 - *Flush* em tabela L3 não ocorre para *port-channels*.
- 55477 - IGMP: Comando que desabilita *flood* de *multicast* não está funcionando corretamente após *reboot*.
- 56051, 58999 - IGMP: Erro ao configurar o comando **ip igmp snooping flood-unknown**.
- 56139 - BGP: comando **redistribute connected** divulga endereço do *host* e de rede.
- 56454 - Comando **clear ip <L3 protocol> process** não está limpando as rotas.
- 56467 - OSPF: Comando **redistribute IP/mask** divulga endereços de rede e *host*.
- 56550 - Erro ao configurar RIP caso ECMP esteja configurado.
- 56560 - Ao configurar ou remover o parâmetro **passive-interface all**, a VLAN 1 acaba não sendo incluída no range.
- 56625 - Rota *default black-hole* redistribuída no BGP não funciona.
- 59764 - Equipamento para de rotear após comutação de equipamento externo com VRRP, mesmo recebendo GARP.

Multicast:

- 56030 - Removidos comandos com regras para proteção contra ataque *broadcast* e *multicast*, *feature* ainda não disponível no produto.

PWE3:

- 43175 - Configurar varias interfaces PTP com a mesma VLAN, a prioridade setada nos pacotes permanece com a última configurada.
- 48365, 58081, 58598 - Possibilidade de *overlap* entre IPs nas interfaces Bundle, PTP ou Gerência (vlan ou mgmt).
- 50670 - Remover o comando **sync-source unit all**.

Release Notes DmSwitch 11.10

- 51963 - Comando **clear counters interface pw all** reportando erro.
- 51968, 54584 - *Jitter buffer history* exibe hora configurada na MPU.
- 52559 - *Status* do Bundle 255 sempre leva muito mais tempo que os demais para ficar OK.
- 55091 - Problema na checagem de IP *overlap* no protocolo PTP.
- 55425 - Falha na comunicação de Bundles por *checksum* do *header* IP inválido.
- 55874 - Nome comercial incorreto apresentado pelo CLI para a placa DM4000 ETH10x1GX+32e1.
- 56330 - Comando **clear interface test** reportando erro.
- 57743 - Remoção de interface VLAN do equipamento depois desta ser adicionada e removida da interface PW retorna erro.
- 58313 - Equipamento não loga alterações no *status* do protocolo PTP.
- 58382 - *Leak* de memória ao habilitar e desabilitar o protocolo PTP (IEEE-1588V2) repetidas vezes.

DM3000:

- 5707, 28204 - Comando **port-security violation shutdown** não derruba a porta.
- 15943 - *Port-security* no modo *restrict* responde ICMP e ARP com destino IP da gerência.
- 21072 - *Port-Security* com tráfego DLF loga ter chego ao limite de MACs configurados sem ter os MACs no show *MAC table*.
- 22824 - Comando **sched-mode wfq min-bw** não esta funcionando corretamente para placas não H Series e DM3000.
- 47251 - VLAN não foi criada apos *change-master*.
- 47316 - *Leak* de memória ao utilizar comando **mac-address-table aging-time mode vlan**.
- 48585 - Tráfego não funciona em nova unidade adicionada ao *stacking*.
- 48967 - Trafego *multicast* duplicado ao atravessar unidades diferentes em *stacking*.
- 49050 - Login *time-out* não funciona como configurado.
- 49304, 58423 - Cópia da configuração de *startup* para *running* em *stacking* não é efetivo após *change-master*.
- 49798 - Inicialização de uma unidade do *stacking* causa falha momentânea no EAPS.
- 52019 - Falhas de eleição de *master* e erros na

inicialização do equipamento após recuperação de *Stacking Split*.

- 52373 - Equipamento loga ocorrência de MAC move sem efetivamente ter ocorrido.
- 53188 - Erro ao configurar IP na VLAN 1.
- 53623 - *Change master* causa *backtrace* em equipamento *slave*.
- 54060 - Morte esporádica do processo de *logs*.
- 55326 - Configuração **mac-address-table port-maximum <x>** na VLAN interrompe aprendizado de *source-MAC* quando *destination-MAC* é de BPDU.
- 55751 - *Logs* nem *traps* são gerados ao remover SFP de porta combo.
- 56233 - Não é possível atualizar *firmware* do equipamento escravo quando este possuir *stack-version* diferente do Mestre.
- 57220 - IGMP com mais entradas *multicasts* do que as 256 suportadas.
- 57795 - Problemas na passagem de tráfego após *reboot* de *master* com EAPS e uma das portas do anel em *shutdown*.
- 58451 - *Flush* sendo feitos desnecessariamente em portas não pertencentes ao STP.
- 58623, 58934 - Atualização *firmware* a partir de versões anteriores ou iguais a 5.6 podem causar erros para aplicar a configuração no equipamento.
- 59094 - *Port-security* com *action shutdown* cai devido a MAC move na mesma porta.
- 59805 - Arquivo */var/log/wtmp* sendo incrementando após execução de conexões simultâneas de *telnet* reduz memória livre do equipamento.
- 59950 - PIM: Pacotes *multicast* estão sendo encaminhados com *tag* e MAC de origem zerados.
- 60122 - Mensagens indevidas na inicialização do equipamento.
- 60442 - Comando de *change master* ou *reboot* de equipamento causa erro de *kernel oops*.
- 60698 - *Stacking* com erros na inicialização do equipamento ocasiona desaparecimento de unidades *Slaves*.

Release Notes DmSwitch 11.10

Compatibilidade e Restrições

- A matriz de compatibilidade entre MPUs e placas de unidades para DM4000 em chassis está disponível no anexo 1.
- Para operar com a funcionalidade CESoP a versão mínima de DmView exigida é a 7.5.
- Não são suportadas as placas *ETH48GT* e *ETH24GT*.
- Para aplicações *MPLS* consulte o suporte técnico Datacom previamente.
- Para chassis com *legacy-mode mixed-boards* configurado, somente é possível o uso com funcionalidades L2.

Procedimento de Atualização

- Na atualização de versões anteriores à 9.2 pode ser necessária a reconfiguração manual de parâmetros de protocolos L3, tais como OSPF e BGP.
- *Downgrade* de *firmware* para versões anteriores à 11.10 e *upgrade* de *firmware* para versões anteriores à 12.4.4 serão bloqueados para MPU ou placas que possuam o novo modelo de memória flash NAND(**).
- Para conhecimento, os produtos com códigos iguais ou superiores aos listados abaixo possuirão o novo modelo de memória flash NAND:
 - 800.0442.05: MPU384
 - 800.0568.04: MPU512
 - 800.0837.02: ETH24GX L Series
 - 800.0614.03: ETH24GX H Series
 - 800.0472.05: ETH48GX H Series
 - 800.0471.07: ETH24GX+2x10GX H Series
 - 800.0492.03: ETH4x10GX H Series

(**) A existência de um novo modelo de memória flash NAND deve-se à descontinuidade do componente pelo fornecedor. O novo modelo de memória possui as mesmas características funcionais da memória anterior e será suportado a partir da versão de *firmware* 11.10 e 12.4.4.

Contate o Suporte DATACOM enviando um email para suporte@datacom.ind.br ou pelo telefone +55 51 3933 3122 e obtenha informações adicionais sobre funcionalidades suportadas, procedimentos de atualização e compatibilidade entre versões de *firmware*, módulos e acessórios.

DATACOM

Release Notes DmSwitch 11.10

Anexo 1: Matriz de Compatibilidade para DM4000 em Chassis

A seguinte tabela mostra a compatibilidade entre *MPUs* e placas de unidade para DM4000 em chassis na versão 11.10:

	<i>MPU192</i>	<i>MPU384</i> (*)	<i>MPU512</i> (*)
ETH12GX	✓	✓	✓
ETH24GX	✓	✓	✓
ETH2x10GX	✓	✓	✓
ETH12GX+1x10GX	✓	✓	✓
ETH10x1GX+32E1	✓	✓	✓
ETH4x10GX H Series	--	✓	✓
ETH24GX+2x10GX H Series	--	✓	✓
ETH48GX H Series	--	✓	✓
ETH24GX H Series	--	✓	✓
ETH24GX L Series(**)	--	--	--

(*) - A combinação entre placas *H Series* com os demais tipos de placas no mesmo chassis só é permitida através do *legacy-mode mixed-boards*, o qual só é permitido para aplicações puramente L2.

(**) - Equipamento *L Series* é compatível apenas em operação *standalone* através do uso de chassis DM4001.