

Porto Alegre, Novembro de 2012

Prezado Cliente,

A DATACOM comunica o lançamento da versão 11.8 de *firmware* para a linha de produtos DM3000 e DM4000.

Novas Funcionalidades e Melhorias

Gerais:

- Comando **show interfaces table utilization** inclui *Interframe Gap* e *Preâmbulo* para melhor precisão na medição da utilização.
- Comando **show interfaces counters** inclui contadores de *Pause Frames*.
- Comando **clear** passa a limpar os contadores apresentados em **show interface test**.
- Proteção contra perda de dados na NVRAM em casos de instabilidades no suprimento de energia.
- Melhorias nos protocolos LLDP e LACP.
- Redução do consumo de memória durante cópia de configurações.
- Otimização no tempo de execução de **clear mac-address-table**.
- Melhorias em *logs* de diagnóstico.

DM4000:

- Comando **legacy-mode** possibilita cenário L2 operar com placas *H Series* e *não-H Series* no mesmo chassis.
- Melhor desempenho no aprendizado de MACs na memória externa das placas *H Series*.
- Aumentado o limite de entradas de *vlan-translate* das placas *H Series* de 768 para 1024.

DM4000 ETH10x1GX+32E1:

- Suporte ao protocolo *IEEE-1588v2*.
- Regeneração externa de *clock* com opção de 2Mbps.
- Maior performance na regeneração adaptativa, atendendo aos padrões da *G.8261* para *synchronous interface* em cenário reduzido.
- *Bundle CESoP* com suporte a *vlan* e *ip-source* próprios, possibilitando ao usuário a criação de circuitos com *vlangs* e *ips* distintos.
- Monitoramento de *Jitter-Buffer* por *Bundle* para *troubleshooting* de sincronismo.
- Comando **show interfaces g704 mappings** para visualizar mapeamentos dos *timeslots*.
- Comando **show interfaces status bundle** inclui *status* e *MAC* do *Next-Hop CESoP*.

- Comando **show interfaces table utilization** inclui tráfego das interfaces *PW* e *PTP*.
- Comando **show this** para as interfaces *Bundle* e *g.704*.
- Comando **show tech-support** inclui informações *CESoP*.

DM3000:

- Controle ativo da memória para a priorização dos processos principais.
- Melhora da performance na reinicialização de equipamentos em *stacking*.
- Configurações salvas na *flash* passam a ser sincronizadas na mudança de *master* do *stacking*.

Correções

- 21395 – Unidade adicionado ao *stacking* de DM3000 pode manter suas portas de *stacking* em *down*.
- 21934 – *GARP* não enviado pela gerência *inband* na comutação de *MPUs*.
- 34523 – *Cold restart* logo após um *update* de *firmware* pode corromper o sistema em placas DM4000 ETH10x1GX+32E1.
- 36655 - Não é possível configurar interfaces *bundle* e *g704* através de *ranges*.
- 37613 – Após *switchover* ambas *MPUs* enviam o mesmo *GARP* pelas interfaces de gerência.
- *GARP* enviado duplicado pela *Mgmt-Intf* após comando **redundancy switch-to-standby**.
- 40640, 54198 – Risco de travamento em *MPU* que se torna ativa após comando **redundancy switch-to-standby**.
- 41283, 43977, 45114 – Eventuais mensagens de erro após reinicialização da unidade ou troca do *Master* em *stacking pizza-box*.
- 41619 – Configurações permitidas durante a execução do **stacking keys**.
- 41901 – Risco de recarga de processo HTTP durante consulta de status via *DmView*.
- 41410 – Após diversos *change-master* pode-se perder a comunicação com uma das unidades.

- 41812 – Problema de eleição de *Master* em *stacking* de DM3000 após diversos *reboots*.
- 43527 – Lentidão na subida de placas para *Chassis* com duas ou mais DM4000 ETH10x1GX+32E1.
- 44080 – Possibilidade de falha de sincronização da configuração com o *Master* para DM3000 em *stacking*.
- 44488, 48957 – Eventos de *flaps* em interfaces ópticas ao utilizar *LACP*.
- 44598 - Em chaveamentos de *EAPS* o sinal de *CAS* pode provocar alarmes em equipamentos conectados à interface *TDM*.
- 44687, 44688 - *SNMP* retornava valor zero para os objetos *ifSpeed* e *ifHighSpeed* para *Port-Channel* e portas *10Giga*.
- 44941 - Comando **transceiver identification-restart** ausente em DM4004 e DM4008.
- 45592 – Comando **mac-address-table move-monitoring** podendo provocar bloqueio da placa.
- 46556 – Reinicialização de unidade *Slave* provoca a remoção das regras de filtros no *Master* em *stacking* de DM3000.
- 47492 – Vazamento de memória quando é realizada consulta *SNMP* na *MIB* do *LLDP*.
- 47582 – Interface *PW* mantida sempre na *vlan 1*.
- 48001 – Reinicialização de processo *traps* ao configurar *SNMPv3* com *MD5*.
- 48225, 49070, 49071 – Mudança de topologia em protocolos L2 não dispara convergência dos *hosts L3* para DM4004 e DM4008.
- 48272 – Reinicialização do processo *main* após falha de sincronismo entre *MPUs*.
- 48390 - Configuração de *DHCP* não pode ser desfeita.
- 48556 – Inconsistência na criação de *Port-channels* via *LACP* após *switchover*.
- 49489 - Tunelamento do protocolo *PVST* não funciona com *QinQ* configurado.
- 49580 – Configuração do parâmetro *burst* de *meter*

em *KB* aplica valor em *Kb*.

- 49597 – Comando *rate-limit* indisponível para *MPU512*.
- 49644 – Eventual parada de tráfego ao habilitar ou desabilitar *ECMP*.
- 50559, 53494 - *Port-channel* é bloqueado pelo *EAPS* quando ocorre alguma variação no *link* ou após reinicializar a unidade.
- 51262 - *Vlan-translation ingress* em conjunto com *port-channel* não estava operacional para placas *não-H Series*.
- 51276, 51277 - Comunicação interna entre *MPUs* e unidades poderiam apresentar instabilidade devido a acessos indevidos do *SW* ao *HW*.
- 51788 – Eventual alarme de *CPU* alta devido ao processo *EAPS*.
- 52383 – Campo de *timestamp* das mensagens de *Delay Measurement* do *CFM* fora das especificações da norma ITU-T Y1731.
- 52498 - Risco de reinicialização do processo *main* ao configurar *ECMP*.
- 53274 – Comando **no sync-source** com opção *range* opera apenas sobre a última unidade.

Compatibilidade e Restrições

- A matriz de compatibilidade entre *MPUs* e placas de unidades para DM4000 em chassis está disponível no anexo 1.
- Para operar com a funcionalidade *CESoP* a versão mínima de *DmView* exigida é a 7.5.
- Não são suportadas as placas *ETH48GT* e *ETH24GT*.
- Para aplicações *MPLS* ou DM3000 em *stacking* consulte o suporte técnico Datacom previamente.

Procedimento de Atualização

- Na atualização de versões anteriores à 9.2 pode ser necessária a reconfiguração manual de parâmetros de protocolos L3, tais como *OSPF* e *BGP*.

Contate o Suporte DATACOM através do email suporte@datacom.ind.br ou pelo telefone +55 51 39333122 e obtenha informações adicionais.

Atenciosamente,
DATACOM

Release Notes DmSwitch 11.8

Anexo 1: Matriz de Compatibilidade para DM4000 em Chassis

A seguinte tabela mostra a compatibilidade entre *MPUs* e placas de unidade para DM4000 em chassis na versão 11.8:

	<i>MPU192</i>	<i>MPU384</i> (*)	<i>MPU512</i> (*)
ETH12GX	✓	✓	✓
ETH24GX	✓	✓	✓
ETH2x10GX	✓	✓	✓
ETH12GX+1x10GX	✓	✓	✓
ETH10x1GX+32E1	✓	✓	✓
ETH4x10GX H Series	--	✓	✓
ETH24GX+2x10GX H Series	--	✓	✓
ETH48GX H Series	--	✓	✓
ETH24GX H Series	--	✓	✓
ETH24GX L Series(**)	--	--	--

(*) - A combinação entre placas *H Series* com os demais tipos de placas no mesmo chassis só é permitida através do *legacy-mode mixed-boards*, o qual só é permitido para aplicações puramente L2.

(**) - Equipamento *L Series* é compatível apenas em operação *standalone* através do uso de chassis DM4001.