

Eldorado do Sul, março de 2015

A DATACOM comunica o lançamento da versão 11.12 de *firmware* para a linha de produtos DM3000 e DM4000. Alterações em relação à versão de *firmware* 11.10.10:

### Novas Funcionalidades e Melhorias

- Suporte à *MIBs* de *QoS* para indicar quantidade de tráfego e existência de descarte em cada fila.
- Permitir a criação de duas *MIPs* na mesma porta e em níveis diferentes no protocolo *CFM*.
- Removida a opção de configuração da *feature port-block-aware* do protocolo *EAPS*, que passa a ser habilitada por padrão.
- Possibilidade de configuração de *VLAN* para envio de *BPDU* em cada instância do *STP*.
- Adicionada a opção "*control-protocol option-1*" no comando "*l2protocol-tunnel*" para a ativação de tunelamento *L2 MEF* nas interfaces.
- Suporte à contadores de pacotes/*bytes* enviados e descartados para cada fila. A saída exibe a quantidade de pacotes enviados e descartados por cada fila das interfaces do equipamento.
- Adicionadas opções *attack*, *discard*, *drop*, *error*, *received/others* e *all* no comando "*debug-counters rx*" para a configuração de contadores de pacotes *RX* com menor granularidade. Aplicável na linha DM4000.
- Suporte de comando para habilitar o modo *loopback-internal* em interface *Ethernet*. Possibilita a realização de *ingress vlan translate* nos equipamentos da linha DM3000 sem a necessidade de conector de *loop* físico.
- Contadores de *drop* de pacotes pela *feature CPU Egress-Block* disponível no comando "*show cpu egress-block*".

### Correções

- Configuração de *Meters* com filtros associados passa a bloquear todo o tráfego de forma inesperada em DM3000.
- *Egress-block Ethernet* por porta ou por filtro não funciona para *frames* encaminhados para a CPU.
- Porta de elemento *transit* do *EAPS* é bloqueada após ocorrência de *flaps* de *link*.
- Falha inesperada após aplicar comando "*show interfaces counters ethernet <slot/port> queue*".
- Funcionalidade *l2protocol-tunnel* não funciona com *QinQ External* no DM3000.
- Pacote desconhecido de tunelamento causa falha em processo interno e reinicia o equipamento.
- Vulnerabilidade *POODLE* do *SSLv3* inutiliza este protocolo para uso no *HTTPS*.
- Protocolo *GVRP* não estabelece comunicação entre equipamentos.
- Pacotes não sobem para CPU após aplicar comando "*clear mac vlan <id> unicast*" se "*cpu-dos-protect block dlf*" estiver habilitado.
- Ao sair do comando "*show interfaces table ...*" é realizado um *screen scroll*, notado pelo cliente como uma limpeza de tela nos switches DM3000. O comportamento foi corrigido e a saída do comando permanece na tela.
- Erro eventual em processo interno após *switchover* de *MPU* em DM4008.

- Corrigida informação de *source-interface* ao aplicar comando “*show radius-server*”.

### Compatibilidade e Restrições

- A matriz de compatibilidade entre *MPUs* e placas de unidades para DM4000 em chassis está disponível no anexo 1.
- Para operar com a funcionalidade *CESoP* a versão mínima de DmView exigida é a 7.5.
- Não são suportadas as placas *ETH48GT* e *ETH24GT*.
- Para chassis com *legacy-mode mixed-boards* configurado, somente é possível o uso com funcionalidades L2.

### Procedimento de Atualização

- Na atualização de versões anteriores à 9.2 pode ser necessária a reconfiguração manual de parâmetros de protocolos L3, tais como *OSPF* e *BGP*.
- *Downgrade* de *firmware* para versões anteriores à 11.12 e *upgrade* de *firmware* para versões anteriores à 12.4.4 serão bloqueados para *MPU* ou placas que possuam o novo modelo de memória *flash NAND(\*\*)*.
- Para conhecimento, os produtos com códigos iguais ou superiores aos listados abaixo possuirão o novo modelo de memória *flash NAND*:
  - 800.0442.05: MPU384
  - 800.0568.04: MPU512
  - 800.0837.02: ETH24GX L Series
  - 800.0614.03: ETH24GX H Series
  - 800.0472.05: ETH48GX H Series
  - 800.0471.07: ETH24GX+2x10GX H Series
  - 800.0492.03: ETH4x10GX H Series

(\*\*) A existência de um novo modelo de memória *flash NAND* deve-se à descontinuidade do componente pelo fornecedor. O novo modelo de memória possui as mesmas características funcionais da memória anterior e será suportado a partir da versão de *firmware* 11.12 e 12.4.4.

Contate o Suporte DATACOM enviando um email para [suporte@datacom.ind.br](mailto:suporte@datacom.ind.br) ou pelo telefone +55 51 3933 3122 e obtenha informações adicionais sobre funcionalidades suportadas, procedimentos de atualização e compatibilidade entre versões de *firmware*, módulos e acessórios.

# Release Notes DmSwitch 11.12

## Anexo 1: Matriz de Compatibilidade para DM4000 em Chassis

A seguinte tabela mostra a compatibilidade entre *MPUs* e placas de unidade para DM4000 em chassis na versão 11.12:

	<i>MPU192</i>	<i>MPU384</i> (*)	<i>MPU512</i> (*)
ETH12GX	✓	✓	✓
ETH24GX	✓	✓	✓
ETH2x10GX	✓	✓	✓
ETH12GX+1x10GX	✓	✓	✓
ETH10x1GX+32E1	✓	✓	✓
ETH4x10GX H Series	--	✓	✓
ETH24GX+2x10GX H Series	--	✓	✓
ETH48GX H Series	--	✓	✓
ETH24GX H Series	--	✓	✓

(\*) - A combinação entre placas *H Series* com os demais tipos de placas no mesmo chassis só é permitida através do *legacy-mode mixed-boards*, o qual só é permitido para aplicações puramente L2.