

Porto Alegre, outubro de 2013

Prezado Cliente,

A DATACOM comunica o lançamento da versão 11.10.4 de *firmware* para a linha de produtos DM4000.

Correções

- 63501 - Correção para evitar falha esporádica em tráfego CESoP em chassi com mais de uma placa PWE3 inserida e QinQ habilitado.
- 64419 – Melhoria no enquadramento da saída do comando show jitter-buffer history.
- 65061 - Ajustes no boot para adequar temporização de DDR, prevenindo Kernel Oops (sig: 11).
- 67004 - Correção para evitar reboots esporádicos que poderiam afetar os produtos MPU384 com números de série iguais ou superiores a 1762587 e MPU512 com números de série iguais ou superiores a 1788786.

Compatibilidade e Restrições

- A matriz de compatibilidade entre MPUs e placas de unidades para DM4000 em chassis está disponível no anexo 1. Esta versão de *firmware* suporta apenas as placas listadas no anexo.
- Para operar com a funcionalidade CESoP a versão mínima de DmView exigida é a 7.5.
- Para aplicações MPLS consulte o suporte técnico Datacom previamente.
- Para chassis com *legacy-mode mixed-boards* configurado, somente é possível o uso com funcionalidades L2.

Procedimento de Atualização

- Na atualização de versões anteriores à 9.2 pode ser necessária a reconfiguração manual de parâmetros de protocolos L3, tais como OSPF e BGP.

- *Downgrade* de *firmware* para versões anteriores à 11.10.4 e upgrade de *firmware* para versões anteriores à 12.4.8 serão bloqueados para MPU ou placas que possuam o novo modelo de memória DDR(**), conforme códigos de produto apresentados abaixo:
 - 800.0442.06: MPU384
 - 800.0568.05: MPU512
 - 800.0837.03: ETH24GX L Series
 - 800.0614.04: ETH24GX H Series
 - 800.0472.06: ETH48GX H Series
 - 800.0471.08: ETH24GX+2x10GX H Series
 - 800.0492.04: ETH4x10GX H Series
- *Downgrade* de *firmware* para versões anteriores à 11.10.4 e upgrade de *firmware* para versões anteriores à 12.4.10 serão bloqueados para MPUs que possuam a nova revisão de processador(***), conforme códigos de produto e números de série abaixo:
 - 800.0442.04: MPU384 (com número de série iguais ou superiores a 1762587)
 - 800.0568.04: MPU512 (com número de série iguais ou superiores a 1788786)

(**) A existência de um novo modelo de memória DDR deve-se à descontinuidade do componente pelo fornecedor. O novo modelo de memória possui as mesmas características funcionais da memória anterior.

(***) A existência da nova revisão de processador deve-se à descontinuidade da revisão anterior pelo fornecedor. A nova revisão possui as mesmas características funcionais da revisão anterior.

Contate o Suporte DATACOM enviando um email para suporte@datacom.ind.br ou pelo telefone +55 51 3933 3122 e obtenha informações adicionais sobre funcionalidades suportadas, procedimentos de atualização e compatibilidade entre versões de *firmware*, módulos e acessórios.

Anexo 1: Matriz de Compatibilidade para DM4000 em Chassis

A seguinte tabela mostra a compatibilidade entre *MPUs* e placas de unidade para DM4000 em chassis na versão 11.10.4:

	<i>MPU192</i>	<i>MPU384</i> (*)	<i>MPU512</i> (*)
ETH12GX	✓	✓	✓
ETH24GX	✓	✓	✓
ETH2x10GX	✓	✓	✓
ETH12GX+1x10GX	✓	✓	✓
ETH10x1GX+32E1	✓	✓	✓
ETH10x1GX+4STM1	✓	✓	✓
ETH4x10GX H Series	--	✓	✓
ETH24GX+2x10GX H Series	--	✓	✓
ETH48GX H Series	--	✓	✓
ETH24GX H Series	--	✓	✓
ETH24GX L Series(**)	--	--	--

(*) - A combinação entre placas *H Series* com os demais tipos de placas no mesmo chassis só é permitida através do *legacy-mode mixed-boards*, o qual só é permitido para aplicações puramente L2.

(**) - Equipamento *L Series* é compatível apenas em operação *standalone* através do uso de chassis DM4001.